

## Speicherprogrammierbare Steuerung Ausbaubares SPS-System mit maximaler Leistung auf kleinstem Raum

27.10.2009 | Redakteur: Ines Näther



Die 200er Produktlinie von Elrest ist jetzt mit einem ARM9 Prozessor Core von 400 MHz ausgestattet. Es werden <6 ns/min. Bitoperationen und 55 ns/min. Gleitpunktarithmetik erreicht.

Die Kompatibilität von CoDeSys V2 und V3 ist ebenfalls mit den bekannten Zusatzfunktionen wie visio Remote und visio Web gegeben. Das heißt, es können von bis zu vier Terminals oder von bis zu vier Explorern, Handys oder PDAs parallel bedient werden. Zudem ist die Visualisierung kombinierbar. Der Anwender kann zwischen CoDeSys mit ElaDesign oder CoDeSys Target-Visualisierung wählen.

Über das zentrale eStudio lassen sich mehrere einzelne Steuerungen zu einer Großanlage kombinieren. Dies ermöglicht eine einfachere modulare Programmierung. Zudem wird ein einfacher Datenaustausch durch eStudio unterstützt.

Zur Kommunikation stehen die Feldbusschnittstellen CANopen Master / Slave, RTU / und TCP-Modbus zur Verfügung. Für Programmupdates oder Debugzwecken stehen ein USB-Host und ein geräteinternes USB-Dev bereit. Des Weiteren können mit der geräteinternen µSD-Card einfache Massenprotokollspeicher realisiert werden.

Über 8-fach Puls/Direction (1 MHz) oder  $\pm 10V$  Analogausgang (1MSamples/s) lassen sich bei der Produktlinie CM200 ab sofort 8-Achsen mit Schrittmotoren oder Servomotoren betreiben. Über digitale Filter ist von 1 Hz bis 1 MHz die Eingangsfrequenz vorwählbar. Alle Eingänge können mit Interrupt getriebenen Zähl- und Frequenzmessungen ausgestattet werden. Über den digitalen Filter lässt sich zudem von 1 Hz bis 1 MHz die Eingangsfrequenz per Software vorwählen.

Mit dem Download programmierbaren FPGA stehen Echtzeit-Funktionen in einer Auflösung von 160 MHz / 6 ns zur Verfügung. Ferner können kundenspezifische Sonderfunktionen im  $\mu s$ -Bereich implementiert werden.

SPS/IPC/Drives 2009: Halle 7, Stand 158

Copyright © 2009 - Vogel Business Media